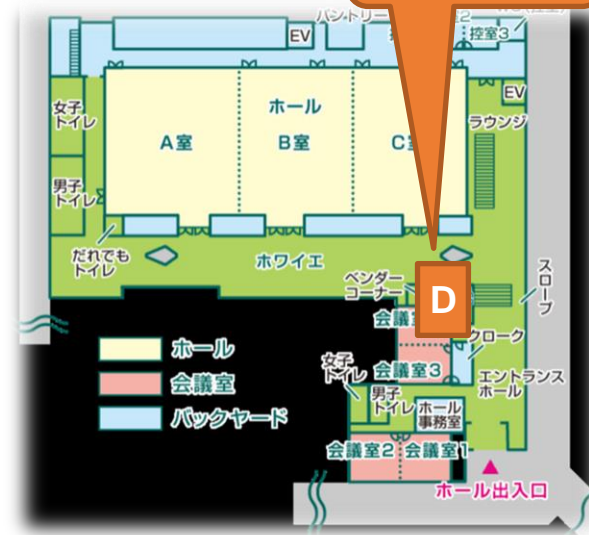


パネルディスカッション「LSI設計/検証へのAI活用」

16:20-17:30
Room D

◆ 内容(仮)：

1. AI活用のシチュエーション
 - 設計、検証工程における具体的なAI活用場面とは？
2. 作業効率化を実現するために
 - AI/MLを用いたツールレポートの効率化、生成AIを用いた設計自動化の実現方法とは？
3. 品質向上と開発TAT短縮の理想と現実
 - LSIの品質向上とTATを短縮するためにAIができること、できないこととは？
4. AI活用の障壁を乗り越える
 - AI活用を阻害する要因とそれを克服する方法とは？



◆ 目的：

LSI設計・検証におけるAIの具体的な活用方法とその効果、および実用化における課題と解決策を

参加者と共有し、業界全体の活性化を目指す

◆ 登壇者(敬称略)：

- 岩本 陸 (日本シノプシス合同会社)
加藤木 聡 (日本ケイデンス・デザイン・システムズ社)
安藤 泰輝 (シーメンスEDAジャパン株式会社)
開本 晃司 (ルネサスエレクトロニクス株式会社)
佐塚 明文 (株式会社リコー)
モデレータ：池内 克尚 (日本電気株式会社)



エンジニアの皆様のぶっちゃけ話、大歓迎です！！